INPUT/OUTPUT CONTROLLER

Patent Number:

JP4031948

Publication date:

1992-02-04

Inventor(s):

KON FUMIO

Applicant(s):

CANON INC

Requested Patent:

Application Number: JP19900137051 19900529

Priority Number(s):

IPC Classification:

G06F13/38; G06F13/14

EC Classification:

Equivalents:

Abstract

PURPOSE:To attain the interfaces of different control functions by means of a single connector which secures the connection between a host device and each input/output device by selecting automatically either one of grant means through a selection means based on the received control type designation state.

CONSTITUTION:An I/O side tag signal line 18 is opened when a control method selection switch 24 is opened (OFF) in a control system A selected by an I/O device 15. A buffer circuit 6 is inactivated by the signal connected to a host side tag signal line 11, and the electrical connection is canceled between a control signal group 4 and a host control signal 10. Instead a buffer circuit 5 is activated, and a control signal group 3 led to the signal 10 and connected to the device 15 via a host side connector 13 and an interface cable 14. Under such conditions, the group 3 and a control signal line 23 communicate with each other. In such a constitution, the misconnection is prevented between a host device and the device 15.

Data supplied from the esp@cenet database - I2

® 日本国特許庁(JP)

① 特許出願公開

② 公開特許公報(A) 平4-31948

®Int. Cl. ⁵

;; ;;

識別記号

庁内整理番号

❸公開 平成4年(1992)2月4日

G 06 F 13/38

320 A 310 F 7052-5B 7230-5B

審査請求 未請求 請求項の数 1 (全4頁)

🛭 発明の名称

入出力制御装置

②特 願 平2-137051

②出 願 平2(1990)5月29日

⑫発 明 者

文 夫

東京都大田区下丸子3丁目30番2号 キャノン株式会社内

勿出 願 人 キャノン株式会社

四代 理 人 弁理士 小林 捋高

昆

明細書

1. 発明の名称

入出力制御装置

2. 特許請求の範囲

ホストに所接御のというでは、 ステークの人が、 では、 御子の人が、 御子の人が、 御子の人が、 御子の人が、 御子の人が、 御子の人が、 一方では、 御子の人が、 一方では、 一方では、

3. 発明の詳細な説明

〔産業上の利用分野〕

この発明は、ホストと入出力装置とを接続して 双方向に情報転送を制御する入出力制御装置に関 するものである。

東京都大田区下丸子3丁目30番2号

〔従来の技術〕

従来、この種の装置においては、複数種の入出力装置(I/O装置)をホストに設けられる物理的同一なコネクタを介して接続することは行われていないのが現状である。

このため、複数種の入出力装置(I / O 装置) A 、 B をホストに接続するためには、コネクタの 端子に対して入出力装置(I / O 装置) A 、 B に 対応して各々端子制御機能が重複しないように信 号割付けを行い、見掛け上入出力装置(I / O 装 置) A 、 B が同一物理コネクタに接続して疑似的 に信号処理を可能としているに過ぎなかった。

[発明が解決しようとする課題]

しかしながら、従来の方式ではコネクタの各端子に対して重複して全く異なる機能を有する制御信号を割付けることができないため、下記(1) ~(3) に示す問題点があった。

(1) 1 つの物理コネクタを複数種の 1 / 0 装置で分割するため確保される信号本数に制限が多

w.

.)

- (2) 信号本数を増加させるためには、より多端子のコネクタを使用する必要が生じる。
- (3) ホスト装置に同種の物理形状を有するコネクタを具備させた場合、 I / O 装置との接続関係を示す表示等が要求される。

この発明は、上記の問題点を解決するためになされたもので、ホストと各入出力装置を接続する単一のコネクタで制御機能が異なるインタフェースを実現可能な入出力制御装置を得ることを目的とする。

[課題を解決するための手段]

この発明に係る入出力制御装置は、入出力装置に対する少なくとも2種以上の制御線機能をネクタに付与する複数の付与手段と、入出力装置からホストに要求される少なくとも2種以上の制御を指定する指定手段と、この伝達手段により伝達する伝達手段と、この伝達手段により伝達された制御種別指定状態に基づいて各付与手

段を構成するホスト側のタグ信号線11が接続されている。8、9はハイ・インピーダンス制御端子で、タグ信号線11のH/L状態に応じてバッファ回路5、6の何れか一方が有効となる。

12はホスト側の接地線、13はホスト側の接続コネクタ、14はインタフェースケーブル、15は入出力装置(I/O装置)、16は入り、数置側接続コネクタ(I/O側接続コネクタ)、17はI/O側側個骨、18はI/O側タグ信号線、19はI/O側接地線、20はバッファ回路、21はハイ・インピーダンス制御端子、22はI/O選択信号線、23は制御信号線、24は指示手段を構成する制御方法選択スイッチ、25はブルアップ回路である。

このように構成された入出力制御装置において、指定手段(この実施例では制御方法選択スイッチ24)により入出力装置15からホスト(ホスト装置1)に要求される少なくとも2種以上の制御種別が指定されると、伝達手段(タグ信号線11,18等より構成される)が制御方法選択ス

段を自動選択する選択手段とを設けたものであ る。

〔作用〕

この発明においては、指定手段により入出力装置からホストに要求される少なくとも2種以上の制御種別が指定されると、伝達手段が指定手段による制御種別指定状態をホストに対してコネストに対して選択手段が各付与手段のいずれかを自動選択し、入出力装置とホストとの制御種別を自動変更して信号転送処理を可能とする。

[実施例]

第1図はこの発明の一実施例を示す入出力制御装置の構成を説明するブロック図であり、1はホスト装置で、制御信号グループ3、制御信号 1 0 に接続される制御信号 1 0 に付与するバッファ回路 5 、6 を備えているに対して異なるに対し、同一の制御信号 1 0 に対して異なる人類に対し、同一の制御信号 1 0 に対して異なる人類に対し、同一の制御信号 1 0 に対して異なる人類に対し、同一の制御信号 1 0 に対して異なる人類に変更を付与する。7 はインバータ回路で、伝達手

イッチ24による制御種別指定状態をホスト装置 1 に対して接続コネクタ13,16の接続により 伝達し、伝達された制御種別指定状態に基づり 選択手段(この実施例ではハイ・インピーダンス 制御端子8,9,インパータ回路7等より構成 れる)が各付与手段(バッファ回路5,6)のい ずれかを自動選択し、入出力装置15とホス理を 可能とする。

以下、情報処理装置がホスト装置1および I / O 装置15により構成されている場合における制御種別変更処理について説明する。

ホスト装置1とI/〇装置15の接続に関しては、各々設けられたホスト側接続コネクタ13およびI/〇側接続コネクタ16を経由し、インタフェースケーブル14により接続されている。今、I/〇装置15が制御種別として制御信号移23が双方向性をもつバッファ回路20を介し、I/〇側制御倡号17としてI/〇側接続コネク

タ16に出力される。 I/O側接続コネクタ16 には、この他の制御線としてI/O側タグ信号線 18およびI/O側接地線19もまた接続され る。ここで、 I / O 装置 1 5 が制御方式 B を要求 する際に、制御方法選択スイッチ14を閉じるこ と(ON)であるど仮定する。制御方法選択スイ ッチ24が閉じられるとI/O側タグ信号線18 は接地レベル(LOW)としてI/O側接続コネ クタ16に至る。 I / O 側タグ信号線18はさら にインタフェースケーブル14、ホスト側接続コ ネクタ13を経由してホスト装置1のホスト側タ グ信号線11に至る。ホスト側タグ信号線11 は、内部配線によりバッファ回路6のハイ・イン ピーダンス制御端子9およびインバータ回路7に 入力される。インバータ回路7に入力された信号 は論理的否定変換(インバート)を受けて、バッ ファ回路5のハイ・インピーダンス制御端子8に 接続される。具体的には、ハイ・インピーダンス 制御端子8には、「HIGH」レベル、ハイ・イ ンピーダンス制御端子9には「LOW」レベルが 供給される。ハイ・インピーダンス制御端子8、 9は各々パッファ回路5,6の活性化(アクティ ブ)を制御する端子であり、「LOW」入力で回 路が活性化され、「HIGH」入力で非活性状態 になる。この論理に従うと、バッファ回路5は、 ハイ・インピーダンス制御端子8が「HIGH」 状態のため、非活性状態(ハイ・インピーダンス 状態)となり、制御信号グループ3およびホスト 側制御信号10に影響を与えない。また、バッフ ァ回路6のハイ・インピーダンス制御端子9は 「LOW」状態のため、活性化され制御信号グル - ブ 4 と ホ ス ト 側 制 御 信 号 1 O と は 交 信 が 行 わ れ、公知の信号伝達がなされる。ホスト側制御信 号10は、ホスト側接地線12とともに、ホスト 側接続コネクタ13に至り、インタフェースケー ブル14を介して接続される。この状態では制御 信号グループ4と制御信号線23との間で制御交 換が実施される。I/O装置15が制御方式Aを 選択する際には、制御方法選択スイッチ24が開 けられると(OFF)、I/O側タグ信号線18

はオープン状態となる。しかし、I/O側タグ信 号線18がインタフェースケーブル14を経由し て、ホスト側タグ信号線11に接続された信号 は、ブルアップ回路25に接続されているため、 信号レベルとして「HIGH」状態が保持され る。信号は、さらにハイ・インピーダンス制御端 子9に対して「HIGH」状態、ハイ・インピー ダンス制御端子8に対して「LOW」状態を伝え る。これにより、バッファ回路6は非活性化さ れ、制御信号グループ4とホスト側制御信号10 は電気的接続がなくなり、代わりにバッファ回路 5が活性化され制御信号グループ3は、ホスト側 制御信号10に至り、ホスト側接続コネクタ1 3, インタフェースケーブル14を介してI/O 装置15に接続される。この状態では、制御信号 グループ3と制御信号線23間が交信状態とな

第2図はこの発明に係る入出力制御装置における制御方式切換え処理手順の一例を説明するフローチャートである。なお、(1) ~(5) は各ステッ

ブを示す。

先ず、入出力装置15より使用する制御方式をスイッチ等により指定する(1)。制御方式指令が伝達されるのを待機し(2)、制御方式指令が伝達されたら、制御方式を決定し(3)、情報交信を開始する(4)。次いで、制御方式切換え要求が入力されるのを待機し(5)、YESならばステップ(3)に戻り、NOならば処理を終了する。

特開平4-31948(4)

る必要はなく、他の等価的回路として実現しても 構わない。また、上記実施例ではバッファ回路と してハイ・インピーダンス制御タイプの例を用い て説明したが、オーブン・コレクタ接続、ワイヤ ード・オア接続等の回路案子で構成して同様の効 果を達成できる。

また、制御方式による選択される各制御信号は入力線、出力線、双方向入出力線のいずれを定義しても構わない。

[発明の効果]

以上説明したように、この発明は入出を置に 対する少なくとも2種以上の制御線機能をで 力に付与する複数の付与手段と、2種以出力の 計定する指定手段と、この指定手段には が もり伝達する伝達手段と、この伝達手段により はされた制御種別指定状態に基づいて各付に を自動選択する選択手段とを設けたので、全 なる制御信号体系の I / O 装置を同一の物理 ネクタでインタフェース可能となる。また、ホスト装置に設ける付与手段の数に比例して任意個数の I / O 装置を接続することができる。更に、ホスト装置と I / O 装置間を接続する物理的コネクタ形状を統一化することができ、ホスト装置と I / O 装置間の誤接続を未然に防止することができる等の効果を奏する。

4. 図面の簡単な説明

第1図はこの発明の一実施例を示す入出力制御装置の構成を説明するブロック図、第2図はこの発明に係る入出力制御装置における制御方式切換 え処理手順の一例を説明するフローチャートである。

図中、1はホスト装置、5、6、20はパッファ回路、7はインバータ回路、11、18はタグ信号線、13、16は接続コネクタ、24は制御方法選択スイッチである。

代理人 小林将高 包井理



